Cika Electrónica

Comentario técnico: CTC-030
Componente: **Errata de "Desarrollo con procesadores y módulos Rabbit", 2a. edición**
Autor: Sergio R. Caprile, Senior Engineer

Revisiones	Fecha	Comentarios
2	26/05/06	
3	26/01/07	
4	26/03/07	

La presente errata contiene correcciones a errores detectados en la segunda edición del libro "Desarrollo con procesadores y módulos Rabbit".

Capítulo 1, página 15

Donde dice:
```
dirección física accedida por PC: 0x40000+0x8000 = 0x48100
```

debe decir:
```
dirección física accedida por PC: 0x401**1**00+0x8000 = 0x48100
```

Capítulo 3, Página 56

El texto incorrectamente refiere al registro EIR como puntero del área de vectores de interrupción para instrucciones RST. Las instrucciones RST son interrupciones generadas internamente, por lo tanto el registro que oficia de puntero a la base de la tabla de offsets es el registro IIR. El mismo error figura en el manual del usuario de los procesadores, a la fecha de impresión.

Capítulo 3, Página 57

El ejemplo de instrucciones sobre los registros EIR e IIR, con analogía y diferencia a los anteriores I y R debe ser al revés, el listado correcto es el siguiente:

```
LD A,EIR
LD EIR,A       ; era anteriormente registro I
LD IIR,A
LD A,IIR       ; era anteriormente registro R
```

El mismo error figura en el manual del usuario de los procesadores, a la fecha de impresión.

Capítulo 4, página 77

Donde dice:

bits 5, 4: 00 = el módulo no registra el valor del contador al ocurrir un evento
01 = el módulo registra la cuenta ante la condición de *start*
10 = el módulo registra la cuenta ante la condición de *stop*

Debe decir:

bits 5, 4: 00 = el módulo no registra el valor del contador al ocurrir un evento
01 = el módulo registra la cuenta ante la condición de *stop*
10 = el módulo registra la cuenta ante la condición de *start*

Capítulo 4, página 78

Donde dice:

bits 3, 2: 0x = el módulo 1 no está habilitado
10 = el módulo 2 utiliza PF.1 y PF.0

11 = el módulo 2 utiliza PF.5 y PF.4

Debe decir:

bits 3, 2: 0x = el módulo 1 no está habilitado
10 = el módulo **1** utiliza PF.1 y PF.0
11 = el módulo **1** utiliza PF.5 y PF.4

Capítulo 4, página 80

La descripción correcta de los registros del modulador PWM es la siguiente:

PWLxR: Pulse Width Modulator LSB x Register, contiene los 2 bits menos significativos
PWMxR: Pulse Width Modulator MSB x Register, contiene los 8 bits más significativos.
Ambos registros setean el valor correspondiente al ciclo de trabajo. La frecuencia se setea operando sobre el *Timer A9*. El bit menos significativo de PWLxR habilita el spread (1).

PWMxR	9	8	7	6	5	4	3	2	
PWLxR								1	0						S

Capítulo 11, páginas 189 y 190

Los listados, en las llamadas a funciones de manejo del puerto serie, se refieren incorrectamente a *&data*, cuando deberían referirse a *data* o *&data[0]*, dado que dicha variable es un array de caracteres.